48个逻辑比特——原子阵列量子计算 新突破 陈文兰 胡嘉仲 顾颖飞 翟 荟^{2,†}

- (1 清华大学物理系 北京 100084)
- (2 清华大学高等研究院 北京 100084)

2023年12月,哈佛大学实验组及其合作者宣 布,在基于原子阵列的量子计算平台上,用量子 纠错码编码了48个逻辑比特,并进行了逻辑比特 之间的逻辑门操作"。这一进展引发了国内外极 大的兴趣和关注。本文试图通俗、准确地简述该 研究方向的进展, 客观、科学地分析该方向未来 的前景和挑战,以供读者参考。

原子阵列量子计算简介 1

原子阵列量子计算由以下三个核心要素组成 (图1): (1)利用原子内态编码量子比特。在使用碱 金属原子的阵列实验中,量子比特编码在基态原 子的两个磁量子数为零的内态能级上。这两个原 子内态之间的相干时间很长,可以达到数秒,该 相干性此前已经被广泛应用于原子钟的精密计时; (2)利用光镊束缚和操控原子。光镊可以将原子的 空间运动固定,通过可编程的方式控制光镊,使 原子在空间上排成阵列。通过移动光镊,可以将

rr ⁸⁷Rb $|1\rangle = |F=2, m_{\rm F}=0\rangle$ 5 ²S_{1/2} $|r1\rangle + |1r\rangle$ $\sqrt{2}$ $\overline{2}\Omega$ $|11\rangle$ 420 nm 1013 nm

图1 原子阵列量子计算示意图。Rb⁸⁷原子的两个内态能级被用于编码量子比特, 原子被光镊俘获和操控,两个原子靠近后可以通过里德伯相互作用实现两比特门 操作(其中 $|r\rangle$ 代表里德伯态, Ω 代表单个原子激发时的拉比频率)

任何两个原子移动到一起,进行门操作,可以动 态地实现 All-to-All 的全联通性。这是原子阵列实 现量子计算的一大特色;(3)利用里德伯激发进行 门操作。里德伯态是原子的高激发态,处于里德 伯态的原子具有很强的相互作用, 被称为"里德 伯阻塞效应"。利用这一效应,两个相距几微米光 镊中的原子也产生相互作用,以此可以实现两比 特, 甚至多比特的量子门操作。

2024-01-01收到

† email: hzhai@mail.tsinghua.edu.cn

DOI: 10.7693/wl20240106

原子阵列量子计算发展简史 2

基于原子的量子计算方案始于2000年前后^[2], 但初期的方案依赖于单比特寻址,效率和准确率 一直不高。相对于超导、离子阱来说, 原子系统 此前是不被看好的通用量子计算平台, 基于冷原 子的研究更多地是针对量子多体物理等方面。

2015年前后,哈佛大学Lukin, Greiner 教授 和麻省理工学院的 Vuletic 建立了一个联合研究团 队,并于2018年建立了QuEra公司(以下简称哈佛

> 团队),按照上述三个要素开始设 计原子阵列量子计算机。他们和 法国光学研究所的 Browaeys 研究 组于2016年实现了原子阵列重 排^[3, 4]。经过多年的努力, 直到近 两年才有了关键性突破,于2022 年实现了具有动态的、全联通性 的架构。该架构的主要优势是, 不再需要进行单比特寻址的局域 操作,而是将需要相互作用的原 子用光镊全部移动到一个"纠缠 区" (entangling zone), 然后当激



光均匀地作用于"纠缠区"时, 就可以实现高度并行的量子门操 作^[5]。另一方面,通过不断提高 两比特门保真度的不懈努力^[6—8], 2023年4月两比特门保真度达到 99.5%,突破了量子纠错码所需 要的保真度阈值^[9]。这些突破解 决了此前制约原子阵列量子计算 的瓶颈性问题,开展量子纠错编 码的技术条件已经具备。不出所 料,2023年12月,该团队宣布用



图2 利用里德伯阻塞并行地进行多对原子间的两比特或三比特量子门操作,使得 一次经典操控可以同时驱动大量的量子门和量子操作^[9]。CZ代表两比特相位控制 门,CCZ代表三比特相位控制门。右侧能级图展示了如何通过一束蓝光(420 nm) 和一束红外光(1013 nm)将原子能级|1〉态激发到里德伯态|r〉

量子纠错码编码了48个逻辑比特,并进行了数百 个逻辑门操作^[1]。同时,该团队还展示了逻辑比 特线路中快速测量和基于测量结果的实时反馈。 这项技术是之后量子纠错过程中必不可少的关键 环节。

此外,在2016—2022年间,哈佛团队还基于 此平台,开展了一系列量子多体物理的研究,在 量子热化和量子自旋液体等方面取得了多项重要 成果^[10,11]。

目前,除了哈佛团队保持国际领先地位以外, 国际上已有几十到上百个实验组在开展相关研究, 其中普林斯顿大学^[12]、加州理工学院^[13]、法国光 学研究所等单位也已取得了重要的进展。我们团 队也正在致力于实现原子阵列平台,如图3所示。

3 原子阵列量子计算的优势

相比于现在正在发展的其他一些量子计算平 台,原子阵列平台有如下几个方面的优势:(1)易 于扩展。磁光阱中捕获的冷原子通常可超过千万 量级,每个原子天然就是一个全同的物理比特。 利用光镊技术可以在磁光阱中俘获足够多的原子 作为量子比特,并对其进行可编程的单独操控; (2)全联通性。通过光镊移动原子可以将任意两个 或多个原子靠近,进行量子门操作;(3)高度并 行。通过将数十、数百个量子比特同时移动到 "纠缠区",一次经典操控可以同时实现大量的量 子门操作(图2);(4)统计属性。很多量子计算的应 用场景,比如量子化学和材料计算,涉及到电子 的费米子属性。如果要用不带统计属性的量子比 特来研究电子问题,需要编码费米统计,这是十 分困难的。原子天然具有统计属性,如果能利用 费米原子来实现费米量子计算,则可以自然地解 决这一困难¹¹⁴¹。

4 原子阵列量子计算近期突破的重要 意义

该工作迈出了容错通用(fault-tolerant universal)量子计算的关键一步。我们现在使用的经典计 算机就是"容错通用"的。"容错"是指在计算中 允许硬件层面发生一些错误,这些错误可以通过 纠错码得以纠正,最后仍然得到准确的计算结果。 "通用"是指可以通过在计算机上运行代码,执行 不同功能的任务,而不是只执行特殊定制的任务。

通过量子纠错编码,可以将多个"物理比特" 编码成一个"逻辑比特",其错误率将被指数压 低。"逻辑比特"才是容错量子计算的基本单元。 当然,逻辑比特也不是绝对没有错误的。纠错码 有一个码距(code distance)的概念,一个码距为d 的纠错码,只有同时发生大于等于d个物理比特 的错误时,逻辑比特才会发生错误。对于一个有 效的纠错码,码距越大,逻辑比特的错误率就越 小。这次哈佛团队宣布的实验进展,通过纠错码 最多编码了48个码距为2逻辑比特,最大实现码 距为7的纠错码编码方案。同时,他们展示了随



图3 我们团队实现的原子阵列以及原子阵列重排 (a)重排前随机装载的原子, 小框圈出了算法自动识别出的原子坐标,根据这些信息决策并执行重排算法; (b)经 过重排后的无缺陷原子阵列。横纵轴为成像相机的像素,每个像素对应了原子处 的空间尺度2 μm×2 μm

着码距的增大,逻辑比特的错误率在降低,这说 明他们实现的纠错码是有效的。此外,他们还进 行了逻辑比特层面的操作,这已经远远超过了此 前其他平台在容错量子计算方面所达到的水平。

5 原子阵列实现容错通用量子计算的 前景和挑战

目前原子阵列量子计算的进展,可以说是刚 刚踏入了容错通用量子计算的大门,未来的道路 还很漫长,也充满挑战。按照目前最先进的技术, 达到上万甚至十万量级的物理比特数目,并将两 比特门的保真率达到99.9%,并以此为基础,产 生百位数的逻辑比特,是未来几年极有可能达到 的目标。届时,如何利用这样规模的量子资源, 特别是利用上述四点原子阵列平台的硬件优势, 做出一些有意义的量子计算成果,需要理论和实

参考文献

- [1] Bluvstein D, Evered S J, Geim A A et al. Nature, 2023, https://doi. org/10.1038/s41586-023-06927-3
- [2] Saffman M, Walker T G, Molmer K. Rev. Mod. Phys., 2010, 82: 2313
- [3] Endres M et al. Science, 2016, 354:1024
- [4] Barredo D et al. Science, 2016, 354:1021
- [5] Bluvstein D et al. Nature, 2022, 604: 451
- [6] Levine H et al. Phys. Rev. Lett., 2019, 123: 170503
- [7] Graham T M et al. Phys. Rev. Lett., 2019, 123:230501

验的共同努力。这是当前该领域 具有重要实际意义的研究问题。

另一方面,当前技术距离实 现完全的容错通用量子计算仍有 相当的差距,其中主要有以下四 个方面的挑战:(1)更多。将物理 比特数量提升到至少千万量级甚 至更大的规模,需要克服光学成 像系统的视场限制、激光功率的 限制、光学元件耐受性等问题; (2)更准。要进一步提高门操作的 保真度,需要解决激光噪声、里 德伯态的寿命、黑体辐射和原子

温度等效应的影响,以及提高量子态测量的精度; (3)更长。要保持原子阵列不间断地计算,需要发 展模块化的实验装置,建立存储模块不断补充原 子;(4)更快。要实现实时的量子纠错,线路中快 速测量和反馈是必不可少的,因此需要实现更快 地信息读取和量子比特的移动。研究者要开发新 的光镊操控的硬件、光腔和原子阵列的耦合等新 技术以实现快速测量和量子纠错。

总之,原子阵列物理平台已经展示出实现容 错通用量子计算的巨大潜力。未来5年左右,如 何利用上万量级的物理比特和原子阵列平台的硬 件优势,初步实现容错量子计算,完成一些有意 义的量子计算任务,这是摆在我们面前亟待解决 的科学问题。实现完全的大规模通用量子计算, 是一个漫长的过程。通过未来5—10年的发展, 人们有望看清楚原子阵列平台能否最终达到这一 目标。

- [8] Fu Z et al. Physical Review A, 2022, 105:042430
- [9] Evered S J, Bluvstein D, Kalinowski M et al. Nature, 2023, 622: 268
- [10] Bernien H et al. Nature, 2017, 551: 579
- [11] Semeghini G et al. Science, 2021, 374:6572
- [12] Ma S et al. Nature, 2023, 622:279
- [13] Scholl P et al. Nature, 2023, 622:273
- [14] Gonzalez-Guadra D et al. Proc. Natl. Acad. Sci., 2023, 120: e2304294120